

Zdeněk Píša (pisa.cz)

pisa@pisa.cz

389771021

06.05.26 17:28:49

LENOVO THINKPAD P16S GEN4



Cena celkem:	96 816 Kč (bez DPH: 80 014 Kč)
Běžná cena:	106 498 Kč
Ušetříte:	9 682 Kč
Kód zboží:	NOTL3067
Part No.:	21QV000PCK
Záruka:	36 měs.
Stav:	Nové zboží

Popis

Lenovo P16s Gen 4 - profesionální výkon v mobilním provedení



Lenovo ThinkPad P16s Gen 4 představuje snadno přenosnou pracovní stanici pro vaše projekty. Vyznačuje se robustní konstrukcí a svůj výkon opírá o moderní technologie a komponenty. Je ideální pro **designéry, techniky, inženýry, architekty a další profesionály**, kteří se chtějí naplno věnovat svým projektům v kanceláři i na cestách. **Notebook Lenovo ThinkPad P16s Gen 4** je osazen procesorem **Intel Core Ultra 7 255H**, který ve spojení s **obří 32GB RAM** zvládne provoz nejnáročnějších aplikací, extrémní multitasking i práci s umělou inteligencí. **Grafická karta NVIDIA RTX PRO 500 Blackwell Generation** poskytuje profesionální výkon pro moderní aplikace, činnost s multimédií, editaci nebo vlastní tvorbu bez omezení.

Samozřejmostí je také výrazná podpora **umělé inteligence**. Tento model je vybaven procesorem s **integrovanou jednotkou NPU Intel AI Boost** s výkonem 13 TOPS, která slouží k provozu umělé inteligence, respektive urychlení AI úloh. **Kapacita TOPS** efektivně zvládne takové operace jako zpracování videa, rozpoznání obrazu, generování textů, překladů, shrnutí textů apod. Displej s úhlopříčkou 16 palců nabízí rozlišení **WUXGA** a přesné barvy. Klávesnice podporuje komfortní psaní i za špatných světelných podmínek díky podsvícení. Ve výbavě nechybí ani **čtečka otisků prstů** nebo **5Mpx IR webkamera**. Konstrukce modelové **řady ThinkPad** již tradičně přináší pevnou konstrukci vhodnou pro přenášení a práci v náročnějších podmínkách.



- MID_REV
- TOP_REV
- BOT_LOC
- MID_LOC
- DR_LOC_BOT
- DR_LOC_MID
- DR_LOC_TOP
- Case 10
- Case 11
- DIRECTION_FINDER_ROT
- OUTPUT
- VUL_WIP_ARC_DRV_HOU_UNI-04.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-04.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-05.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-05.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-06.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-06.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-07.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-07.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-08.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-08.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-09.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-09.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-10.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-10.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-11.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-11.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-12.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-12.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-13.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-13.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-14.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-14.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-15.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-15.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-16.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-16.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-17.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-17.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-18.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-18.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-19.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-19.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-20.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-20.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-21.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-21.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-22.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-22.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-23.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-23.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-24.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-24.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-25.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-25.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-26.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-26.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-27.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-27.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-28.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-28.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-29.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-29.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-30.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-30.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-31.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-31.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-32.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-32.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-33.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-33.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-34.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-34.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-35.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-35.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-36.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-36.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-37.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-37.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-38.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-38.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-39.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-39.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-40.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-40.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-41.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-41.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-42.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-42.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-43.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-43.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-44.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-44.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-45.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-45.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-46.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-46.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-47.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-47.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-48.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-48.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-49.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-49.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-50.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-50.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-51.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-51.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-52.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-52.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-53.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-53.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-54.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-54.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-55.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-55.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-56.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-56.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-57.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-57.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-58.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-58.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-59.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-59.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-60.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-60.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-61.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-61.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-62.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-62.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-63.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-63.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-64.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-64.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-65.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-65.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-66.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-66.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-67.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-67.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-68.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-68.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-69.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-69.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-70.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-70.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-71.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-71.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-72.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-72.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-73.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-73.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-74.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-74.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-75.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-75.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-76.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-76.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-77.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-77.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-78.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-78.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-79.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-79.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-80.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-80.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-81.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-81.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-82.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-82.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-83.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-83.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-84.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-84.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-85.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-85.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-86.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-86.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-87.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-87.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-88.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-88.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-89.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-89.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-90.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-90.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-91.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-91.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-92.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-92.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-93.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-93.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-94.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-94.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-95.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-95.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-96.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-96.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-97.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-97.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-98.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-98.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-99.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-99.A.1)
- VUL_WIP_ARC_DRV_HOU_UNI-100.A.1 (VUL_WIP_ARC_DRV_HOU_UNI-100.A.1)

Rule Editor Rule 1 Active

Rule 1: [Name]

Members of Parameters

Members of Parameters	Members of Rule
Advanced Mathematics To	CONSTRUCTIVE
Part Measures	CONSTRUCTIVE
Axis Systems Constraints	CONSTRUCTIVE
Circle Constraints	CONSTRUCTIVE
Constraint	CONSTRUCTIVE
Design Table	CONSTRUCTIVE
Direction Constraints	CONSTRUCTIVE
Law	CONSTRUCTIVE
Line Constraints	CONSTRUCTIVE
Math	CONSTRUCTIVE
Measure	CONSTRUCTIVE
Set of parameters	CONSTRUCTIVE